

半導体メモリの技術を応用した 「超高速検索システム」

市販のエッジデバイスを活用し

- ・ より高速検索処理
- ・ かつ低消費電力
- ・ かつ低コスト

を可能とするシステムをご提供します

当社3つのコアコンピタンス

①メモリ設計経験

複数の
汎用メモリを利用

②数学の知見

代数学
ガロア体利用

確率論
ネイピア数応用

③論理設計経験 ⇒ FPGAハード実装技術

連想メモリ(CAM)の機能を汎用メモリ(SRAM)で実現

半導体メモリの技術を応用した 「超高速検索システム」

コストパフォーマンスが高い
システム構築が可能です

適用効果

1. 処理速度

現行の検索処理に対し 3桁～6桁高速

2. メモリ容量

汎用メモリに検索データを登録した
場合に対し 1桁減

3. 消費電力

従来の同性能システムに対し 2桁減

4. 部品コスト

従来の同性能システムに対し 1桁減

半導体メモリの技術を応用した 「超高速検索システム」

応用例

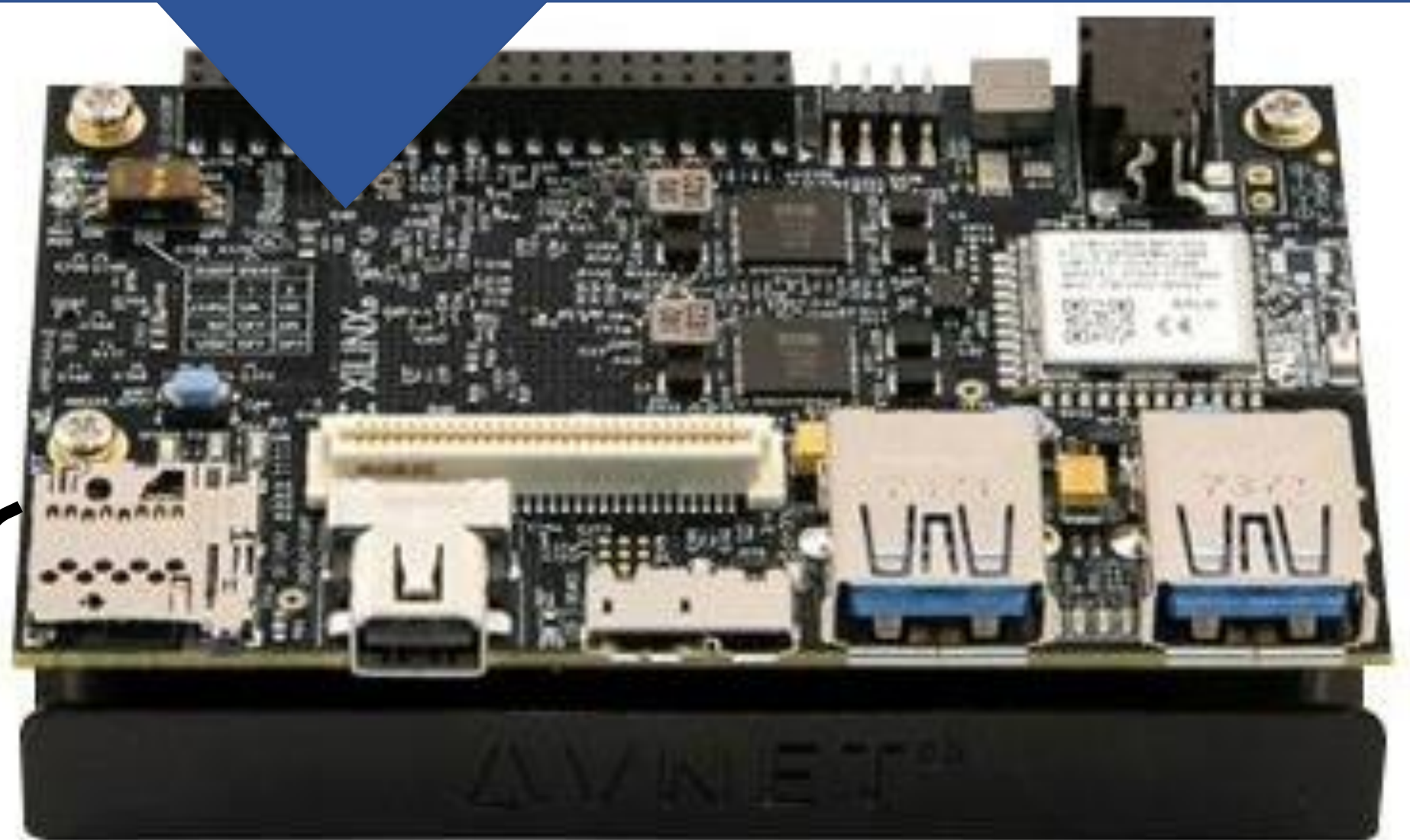
複数人同時顔認証システム（開発中）
～超高速かつ低消費・低コスト～

当社が提供する技術

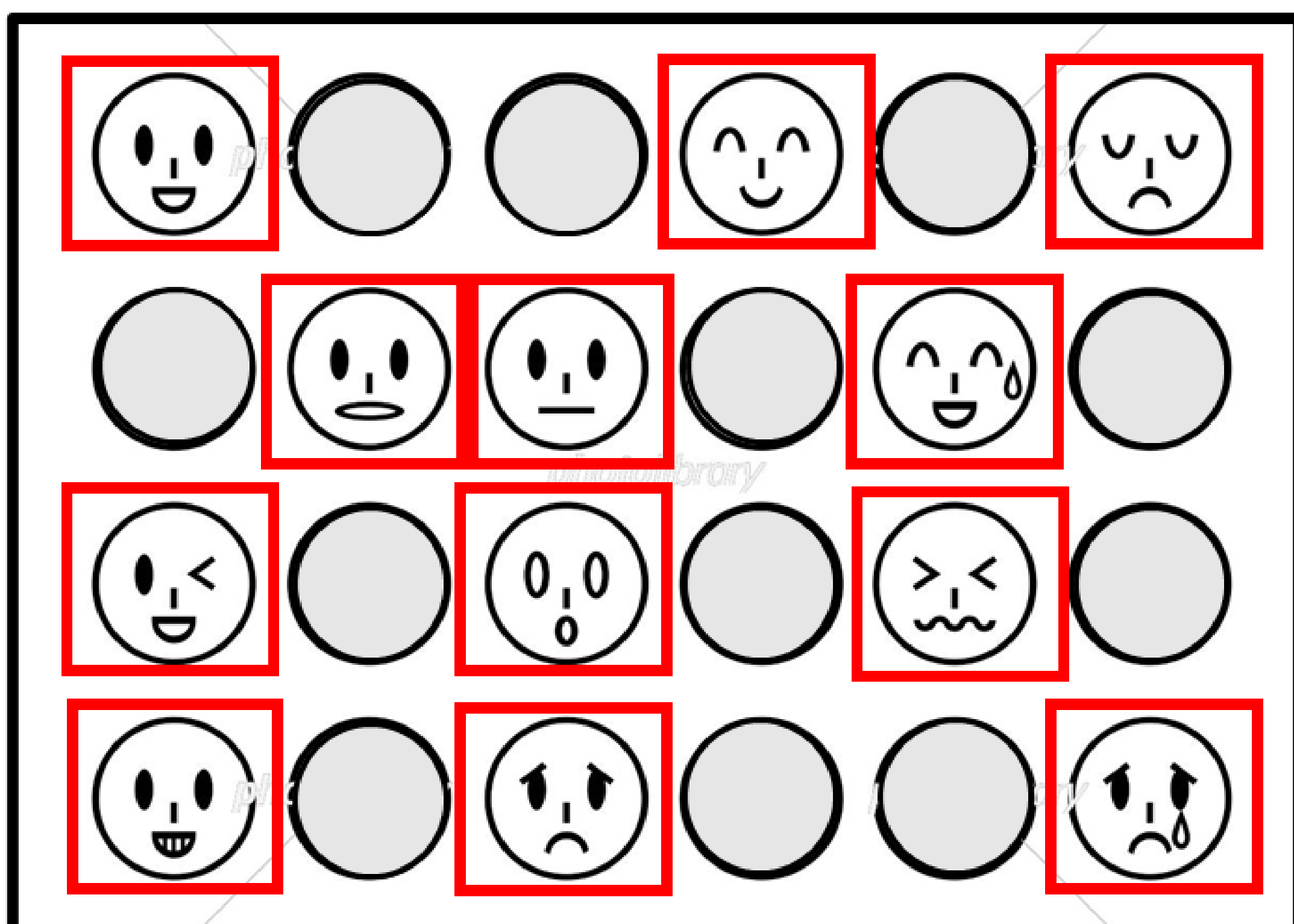
超高速検索技術を応用した
画像認識処理を実装



市販のWebカメラ



市販のFPGAボード



- ・学校の登下校
- ・オフィス・工場などの入退室
- ・不審者検知など

半導体メモリの技術を応用した 「超高速検索システム」

協賛いただける企業殿、 大学研究機関殿を募集

販売形態

データ検索・認識、AI機械学習など多用途に有効な技術であり柔軟な取引形態にて対応いたします

■ 拡散式の提供

対応状況

- ・ 拡散式のみ提供
- ・ FPGA (Velirog) コード提供

可能
可能

■ 特定アプリ向け技術サービス

- ・ 技術コンサル
- ・ 共同開発、受託開発

可能
可能

■ ハードウェア提供

- ・ FPGA実装製品販売
- ・ 半導体チップ化での販売

2025年度
検討中