

株式会社シュハリシステム

LSI論理設計請負サービスのご紹介

弊社の強み

- ・ 新規設計から流用設計まで対応
- ・ 短TAT開発

設計例) UART I/Fの演算-SRAM制御モジュール 新規設計

機能項目数:約15項目、モジュール数:10、ゲート数:約15kGate

要求仕様インプット～機能仕様・実装仕様・RTL・検証環境構築

検証項目抽出・RTL検証完:3人月

サービス概要

- ◇実績、経験豊富なエンジニアがお客さまの開発プロジェクトをご支援いたします
(チーム体制:2名～4名)
- ◇工数請負型(上限180時間)にて対応いたします
概算価格:1.0～1.2M¥/人月(応相談)
超過時間分:別途
- ◇開発ツールはお客さまのツールを使用してリモートでの作業対応を行います

対応領域

対応領域

仕様設計	機能設計	機能検証	RTL設計	RTL検証	論理合成	DFT	タイミング設計	レイアウト設計	評価
------	------	------	-------	-------	------	-----	---------	---------	----

プロセス実績

プロセス	130-90nm	55-40nm	28-20nm	16-12nm	7-5nm	3nm
実績	○	○	○	○		

対応ツール一覧

ツール	ベンダー
Conformal (Equivalence check/LowPower/ECO)	Cadence
JasperGold (CSR/FPV/CONN/SEC)	Cadence
Xcelium	Cadence
Design Compiler	Synopsys
Formality	Synopsys
SpyGlass	Synopsys
VCS	Synopsys
Verdi	Synopsys
Vivado	AMD
Quartus	Intel

主な開発実績

製品	設計内容	経験年数
CMOSイメージセンサー設計/検証	MIPIブロック、データIF、アナログ制御部	20
EthernetIP設計/検証	車載向けEthernetIP 送信制御	7
その他	MCU廉価盤論理設計。MPU周辺ハードIP設計 DDR3コントローラ検証。 通信用IP開発。 SH-2DSP DACモジュール。 SH2内臓キャッシュ制御。	20

お問合せ先

株式会社シュハリシステム 企画営業部

所在地：福岡県福岡市早良区百道浜3-8-33

E-mail：kikaku@shuharisystem.com

H P：<https://shuharisystem.com>